

4.7A 拉/6A 灌电流、5.7-kV_{RMS} 光耦兼容单通道隔离式栅极驱动器

1. 产品特性

- 光耦输入的 5.7kV_{RMS} 单通道隔离式栅极驱动器
- 输出峰值电流：4.7A 拉/6A 灌
- 最大 30V 输出驱动电源电压
- 8V 或者 12V V_{CC} 欠压锁定阈值
- 轨到轨输出
- 延时特性：
 - 80ns（典型值）传输延迟
 - 25ns（最大）器件对器件延迟匹配
 - 35ns（最大）脉冲宽度失真
- 150kV/ μ s（最小）共模瞬态抗扰度（CMTI）
- 隔离栅寿命大于 40 年
- 输入级最高反向耐压 7V，并支持互锁输入
- 封装选型：SOIC6-WB、TSOIC6-WB（薄型封装体）、SOIC8-WB 和 DUB8
- 工作结温范围 T_J：-40°C 到 150°C
- 安全相关认证：
 - 根据 DIN EN IEC60747-17(VDE 0884-17):2021-10 的 VDE 认证
 - 根据 UL 1577 的 UL 认证
 - 根据 GB4943.1-2022 的 CQC 认证
 - 根据 EN 62368-1 和 EN 61010-1 标准的 TUV 认证

2. 应用

- 工业电机控制驱动器
- 工业不间断电源（UPS）
- 太阳能逆变器
- 充电桩
- 储能变流器

3. 概述

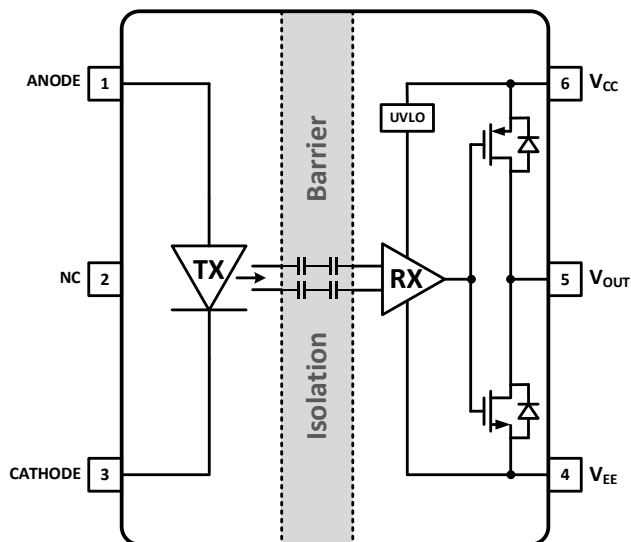
CA-IS3211C 是一款光耦兼容的单通道隔离式栅极驱动器，可用于驱动 MOSFET、IGBT 和 SiC 器件。隔离等级达到 5.7kV_{RMS}，器件可提供 4.7A 拉、6A 灌输出峰值电流能力。高达 30V 的电源电压范围允许使用双极性电源来有效驱动 IGBT 和 SiC 功率 FET。该器件的性能亮点包括：高共模瞬态抗扰度（CMTI）、低传输延迟、低脉冲宽度

失真。严格的工艺控制使得器件一致性较好。输入级是模拟二极管，与传统的光耦隔离栅极驱动器的 LED 相比，具有更好的长期可靠性和老化特性。高性能和高可靠性使得该器件适用于工业电源、光伏逆变器、车载充电器、直流电机控制以及汽车空调与加热系统。CA-IS3211C 可以驱动高压侧及低压侧的功率管，既能够完全兼容传统的光耦栅极驱动器，又显著提高了驱动的性能。

器件信息

器件型号	封装	封装尺寸（标称值）
CA-IS3211CVBJ	SOIC6-WB (J)	4.68mm x 7.50mm x 3.18mm
CA-IS3211CVCI	SOIC6-WB (J)	4.68mm x 7.50mm x 3.18mm
CA-IS3211CVBTJ	TSOIC6-WB (TJ)	4.68mm x 7.50mm x 2.30mm
CA-IS3211CVCTJ	TSOIC6-WB (TJ)	4.68mm x 7.50mm x 2.30mm
CA-IS3211CVBG	SOIC8-WB (G)	5.85mm x 7.50mm
CA-IS3211CVCG	SOIC8-WB (G)	5.85mm x 7.50mm
CA-IS3211CSBG	SOIC8-WB (G)	5.85mm x 7.50mm
CA-IS3211CSCG	SOIC8-WB (G)	5.85mm x 7.50mm
CA-IS3211CVBU	DUB8 (U)	9.20mm x 6.62mm
CA-IS3211CVCU	DUB8 (U)	9.20mm x 6.62mm

简化功能框图（SOIC6-WB）



4. 订购指南

表 4-1 有效订购零件编号

型号	输出方式	UVLO 电压 (V)	隔离耐压 (V _{PK})	封装
CA-IS3211CVBJ	Single Vout Pin	8	8000	SOIC6-WB (J)
CA-IS3211CVCJ	Single Vout Pin	12	8000	SOIC6-WB (J)
CA-IS3211CVBTJ	Single Vout Pin	8	8000	TSOIC6-WB (TJ)
CA-IS3211CVCTJ	Single Vout Pin	12	8000	TSOIC6-WB (TJ)
CA-IS3211CVBG	Single Vout Pin	8	8000	SOIC8-WB (G)
CA-IS3211CVCG	Single Vout Pin	12	8000	SOIC8-WB (G)
CA-IS3211CSBG	Split Output	8	8000	SOIC8-WB (G)
CA-IS3211CSCG	Split Output	12	8000	SOIC8-WB (G)
CA-IS3211CVBU	Single Vout Pin	8	5300	DUB8 (U)
CA-IS3211CVCU	Single Vout Pin	12	5300	DUB8 (U)

目录

1. 产品特性	1	9.1. 简述	13
2. 应用	1	9.2. 功能框图	13
3. 概述	1	9.3. 电源供电	13
4. 订购指南	2	9.4. 输入级	13
5. 引脚功能描述	4	9.5. 输出级	13
5.1. CA-IS3211CVxJ 和 CA-IS3211CVxTJ 描述	4	9.6. 欠压锁定 (UVLO)	14
5.2. CA-IS3211CVxG 和 CA-IS3211CVxU 描述	4	9.7. 有源下拉	14
5.3. CA-IS3211CSxG 描述	5	9.8. 短路钳位	14
6. 产品规格	6	9.9. 真值表	15
6.1. 绝对最大额定值	6	10. 应用指南	16
6.2. ESD 额定值	6	10.1. 典型应用	16
6.3. 建议工作条件	6	10.2. 互锁配置	17
6.4. 热量信息	6	10.3. 输入电阻设计	18
6.5. 功耗额定值	6	10.4. 输出驱动电阻设计	18
6.6. 绝缘规格	7	10.5. PCB 布局指南	19
6.7. 安全相关认证	8	11. 封装信息	20
6.8. 安全限值	8	11.1. SOIC6-WB 外形尺寸	20
6.9. 电气特性	9	11.2. TSOIC6-WB 外形尺寸	21
6.10. 开关特性	9	11.3. SOIC8-WB 外形尺寸	22
7. 典型参数特性	10	11.4. DUB8 外形尺寸	23
8. 参数测量信息	12	12. 焊接信息	24
8.1. 传输延迟、上升时间和下降时间	12	13. 编带信息	25
8.2. I_{OH} 和 I_{OL} 测试	12	14. 修订历史	26
8.3. CMTI 测试	12	15. 重要声明	27
9. 功能描述	13		

5. 引脚功能描述

5.1. CA-IS3211CVxJ 和 CA-IS3211CVxTJ 描述

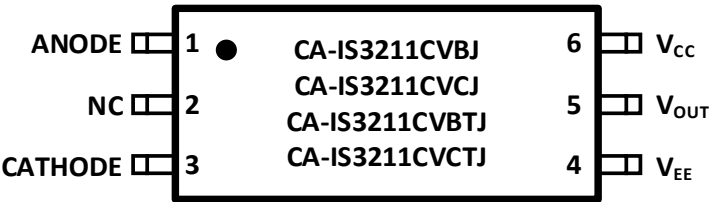


图 5-1 CA-IS3211CVBJ/CA-IS3211CVCJ/CA-IS3211CVBTJ/CA-IS3211CVCTJ 引脚配置

表 5-1 CA-IS3211CVBJ/CA-IS3211CVCJ/CA-IS3211CVBTJ/CA-IS3211CVCTJ 引脚功能描述

引脚名称	引脚编号	类型 ¹	描述
ANODE	1	I	正极
NC	2	-	无连接
CATHODE	3	I	负极
VEE	4	P	负输出级电源轨
VOUT	5	O	栅极驱动输出
VCC	6	P	正输出级电源轨

备注：1. P 代表电源，I 代表输入，O 代表输出。

5.2. CA-IS3211CVxG 和 CA-IS3211CVxU 描述

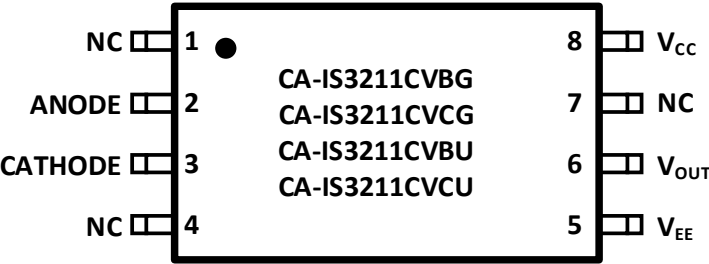


图 5-2 CA-IS3211CVBG/CA-IS3211CVCG 和 CA-IS3211CVBU/CA-IS3211CVCU 引脚配置

表 5-2 CA-IS3211CVBG/CA-IS3211CVCG 和 CA-IS3211CVBU/CA-IS3211CVCU 引脚功能描述

引脚名称	引脚编号	类型 ¹	描述
NC	1	-	无连接
ANODE	2	I	正极
CATHODE	3	I	负极
NC	4	-	无连接
VEE	5	P	负输出级电源轨
VOUT	6	O	栅极驱动输出
NC	7	-	无连接
VCC	8	P	正输出级电源轨

备注：1. P 代表电源，I 代表输入，O 代表输出。

5.3. CA-IS3211CSxG 描述

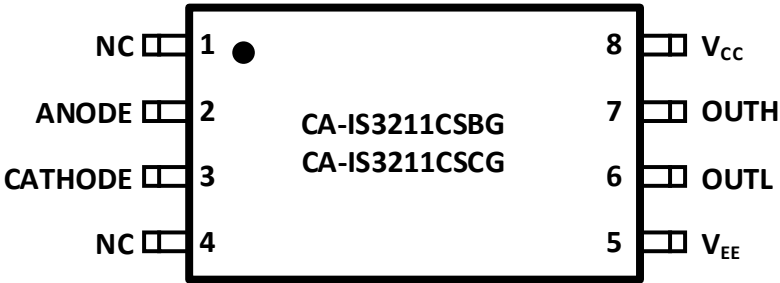


图 5-3 CA-IS3211CSBG/CA-IS3211CSCG 引脚配置

表 5-3 CA-IS3211CSBG/CA-IS3211CSCG 引脚功能描述

引脚名称	引脚编号	类型 ¹	描述
NC	1	-	无连接
ANODE	2	I	正极
CATHODE	3	I	负极
NC	4	-	无连接
V_{EE}	5	P	负输出级电源轨
OUTL	6	O	栅极驱动下拉输出
OUTH	7	O	栅极驱动上拉输出
V_{CC}	8	P	正输出级电源轨

备注：1. P 代表电源，I 代表输入，O 代表输出。

6. 产品规格

6.1. 绝对最大额定值

在自然通风条件下的工作温度范围内（除非另外说明）¹

参数		最小值	最大值	单位
$I_{F(AVG)}$	平均输入电流	-	25	mA
$I_{F(TRAN)} < 1\mu s \text{ pulse}, 300pps$	瞬态峰值输入电流		1	A
$V_{R(MAX)}$	反向输入电压		7	V
$V_{CC} - V_{EE}$	输出电源电压	-0.3	32	V
V_{OUT}	输出信号电压	$V_{EE} - 0.3$	$V_{CC} + 0.3$	V
T_J^2	结温	-40	150	°C
T_{stg}	贮存温度	-65	150	°C

备注:

- 应力超出所列出的最大值时可能会对器件造成永久损坏。所列出的仅仅是应力额定值，并不代表器件在这些条件下以及在建议运行条件意外的任何其他条件下能够正常运行。长时间处于绝对最大额定状态可能会造成器件可靠性降低。
- 为了保证 T_J 的建议运行条件，请参阅热量信息。

6.2. ESD 额定值

			数值	单位
V_{ESD}	静电放电	人体模型 (HBM)，根据 ANSI/ESDA/JEDEC JS-001	±4000	V
		组件充电模式(CDM)，根据 JEDEC 标准 JESD22-C101	±2000	

6.3. 建议工作条件

参数		最小值	典型值	最大值	单位
V_{CC}	输出电源电压 ($V_{CC} - V_{EE}$)	12V UVLO 版本		30	V
		8V UVLO 版本		30	V
$I_{F(ON)}$	输入二极管正向电流（二极管“导通”）	7		16	mA
$V_{F(OFF)}$	正极电压-负极电压（二极管“关断”）	-5.5		0.9	V
T_J	结温	-40		150	°C
T_A	环境温度	-40		125	°C

6.4. 热量信息

热量参数		SOIC8-WB (G)	SOIC6-WB/TSOIC6-WB (J/TJ)	DUB8 (U)	单位
$R_{\theta JA}$	结至环境的热阻	110.1	126	73.3	°C/W
$R_{\theta JC(top)}$	结至外壳（顶部）的热阻	51.7	66.1	63.2	°C/W
$R_{\theta JB}$	结至电路板的热阻	66.4	62.8	43.0	°C/W
Ψ_{JT}	结至顶部特征参数	16.0	29.6	27.4	°C/W
Ψ_{JB}	结至电路板特征参数	64.5	60.8	42.7	°C/W

6.5. 功耗额定值

参数	测试条件	最小值	典型值	最大值	单位
P_D	输入端和输出端最大功率耗散 ¹	750			mW
P_{D1}	最大输入功率耗散 ²	10			mW
P_{D2}	最大输出功率耗散	740			mW

备注:

- 超过 25°C 室温，以 6mW/°C 降低；
- 推荐最大 $P_{D1} = 40mW$ ；绝对最大值 $P_{D1} = 55mW$ 。

6.6. 绝缘规格

参数		测试条件	数值		单位
			J/TJ/G	U	
CLR	外部气隙（间隙） ¹	端子间的最短隔空距离	>8.5	>6.1	mm
CPG	外部爬电距离 ¹	端子之间沿壳体最短距离	>8.5	>6.8	mm
DTI	隔离距离	最小内部间隙（内部距离）	>28	>28	μm
CTI	相对漏电指数	DIN EN 60112 (VDE 0303-11); IEC 60112	>600	>600	V
材料组		依据 IEC 60664-1	I	I	
IEC 60664-1 过压类别		额定市电电压≤ 300V _{RMS}	I-IV	I-IV	
		额定市电电压≤ 600V _{RMS}	I-IV	I-IV	
		额定市电电压≤ 1000V _{RMS}	I-III	I-III	
DIN V VDE V 0884-17:2021-10 ²					
V _{IORM}	最大重复峰值隔离电压	交流电压(双极)	2121	1414	V _{PK}
V _{IOWM}	最大工作隔离电压	交流电压; 时间相关的介质击穿（TDDb）测试	1500	1000	V _{RMS}
		直流电压	2121	1414	V _{DC}
V _{IOTM}	最大瞬态隔离电压	V _{TEST} = V _{IOTM} , t = 60s（认证）; V _{TEST} = 1.2 × V _{IOTM} , t= 1s（100% 产品测试）	8000	5300	V _{PK}
V _{IMP}	最大脉冲电压	测试方法根据 IEC 62368-1, 1.2/50μs 波形	8000	6250	V _{PK}
V _{IOSM}	最大浪涌隔离电压 ³	测试方法根据 IEC 62368-1, 1.2/50μs 波形, V _{IOSM} ≥ 1.3 × V _{IMP} , 在油中测试（认证）	12800	8125	V _{PK}
Q _{pd}	表征电荷 ⁴	方法 a, 输入/输出安全测试子类 2/3 后, V _{ini} = V _{IOTM} , t _{ini} = 60s; V _{pd(m)} = 1.2 × V _{IORM} , t _m = 10s	≤5		pC
		方法 a, 环境测试子类 1 后, V _{ini} = V _{IOTM} , t _{ini} = 60s; V _{pd(m)} = 1.3 × V _{IORM} , t _m = 10s（基本绝缘） V _{pd(m)} = 1.6 × V _{IORM} , t _m = 10s（加强绝缘）	≤5		
		Method b1, 常规测试（100% 生产测试）和前期 预处理（抽样测试） V _{ini} = 1.2 × V _{IOTM} , t _{ini} = 1s; V _{pd(m)} = 1.5 × V _{IORM} , t _m = 1s（基本绝缘） V _{pd(m)} = 1.875 × V _{IORM} , t _m = 1s（加强绝缘）	≤5		
C _{IO}	栅电容, 输入到输出 ⁵	V _{IO} = 0.4 × sin (2πft), f = 1MHz	0.5		pF
R _{IO}	绝缘电阻, 输入到输出 ⁵	V _{IO} = 500V, T _A = 25°C	>10 ¹²		Ω
		V _{IO} = 500V, 100°C ≤ T _A ≤ 125°C	>10 ¹¹		
		V _{IO} = 500V at T _S = 150°C	>10 ⁹		
污染度			2		
气候类别			40/125/21		
UL 1577					
V _{ISO}	最大隔离电压	V _{TEST} = V _{ISO} , t = 60s（认证）, V _{TEST} = 1.2 × V _{ISO} , t = 1s（100%生产测试）	5700	3750	V _{RMS}
备注:					
1. 根据应用的特定设备隔离标准应用爬电距离和间隙要求。 注意保持电路板设计的爬电距离和间隙距离，以确保印刷电路板上隔离器的安装焊盘不会缩短该距离。在某些情况下印刷电路板上的爬电距离和间隙相等。在印刷电路板上插入凹槽的技术有助于提高这些指标。					
2. 该标准仅适用于安全等级内的安全电气绝缘。 应通过适当的保护电路确保符合安全等级。					
3. 测试在空气或油中进行，以确定隔离屏障的固有浪涌抗扰度。					
4. 表征电荷是由局部放电引起的放电电荷（pd）。					
5. 栅两侧的所有引脚连接在一起，形成双端子器件。					

6.7. 安全相关认证

VDE	UL	CQC	TUV
根据 DIN EN IEC 60747-17 (VDE 0884-17):2021-10; EN IEC 60747-17:2020+AC:2021 认证	根据 UL 1577 器件认可程序认证	根据 GB4943.1-2022 认证	根据 EN 61010-1 和 EN 62368-1 认证
加强绝缘 (SOIC6-WB/TSOIC6-WB /SOIC8-WB) : V_{IOTM} : 8000V _{PK} V_{IORM} : 2121V _{PK} V_{IOSM} : 12800V _{PK} 基本绝缘 (DUB8) : V_{IOTM} : 5300V _{PK} V_{IORM} : 1414V _{PK} V_{IOSM} : 8125V _{PK}	单一绝缘保护 SOIC6-WB: 5700V _{RMS} TSOIC6-WB: 5700V _{RMS} SOIC8-WB: 5700V _{RMS} DUB8: 3750V _{RMS}	SOIC6-WB: 加强绝缘 TSOIC6-WB: 加强绝缘 SOIC8-WB: 加强绝缘 DUB8: 基本绝缘 (Altitude ≤ 5000m)	EN 62368-1: SOIC6-WB: 5700V _{RMS} TSOIC6-WB: 5700V _{RMS} SOIC8-WB: 5700V _{RMS} DUB8: 3750V _{RMS} EN 61010-1: SOIC6-WB: 5700V _{RMS} TSOIC6-WB: 5700V _{RMS} SOIC8-WB: 5700V _{RMS} DUB8: 3750V _{RMS}
证书编号: 40057278 (加强绝缘) DUB8: 申请中 TSOIC6-WB: 申请中	证书编号: E511334 TSOIC6-WB: 申请中	证书编号: SOIC6-WB: CQC24001453026 SOIC8-WB: CQC24001434134 DUB8: CQC24001452683 TSOIC6-WB: 申请中	客户参考编号: 2253313 TSOIC6-WB: 申请中

6.8. 安全限值

参数	测试条件	最小值	典型值	最大值	单位
I _S 安全输入、输出或电源电流	R _{θJA} = 126°C/W, V _I = 15V, T _J = 150°C, T _A = 25°C	66			mA
	R _{θJA} = 126°C/W, V _I = 30V, T _J = 150°C, T _A = 25°C	33			
P _S 安全输入、输出或总功耗	R _{θJA} = 126°C/W, T _J = 150°C, T _A = 25°C	992			mW
T _S 最大安全工作温度 ¹		150			°C
备注:					
1. T _{J(max)} = T _S = T _A + R _{θJA} * P _S , 其中 T _{J(max)} 为最大允许器件结温。P _S = I _S * V _{IN} , 其中 V _{IN} 为最大工作电压。					

上海川土微电子股份有限公司

6.9. 电气特性

除非有额外说明，本表格典型值都是在 $T_A = 25^{\circ}\text{C}$ ， $V_{CC} = 15\text{V}$ ， $V_{EE} = \text{GND}$ 条件下的结果。所有最小值和最大值都是在建议工作条件（ $T_J = -40$ 至 150°C ， $I_{F(\text{on})} = 7\text{mA}$ 至 16mA ， $V_{EE} = \text{GND}$ ， $V_{CC} = 15\text{V}$ 至 30V ， $V_{F(\text{off})} = -5\text{V}$ 至 0.8V ）下的结果。

参数	测试条件	最小值	典型值	最大值	单位
输入					
I_{FLH} 正向输入电流阈值（低到高）	$V_{out} > 5\text{V}$, $C_g = 1\text{nF}$	1.5	2.8	4	mA
V_F 正向输入电压	$I_F = 10\text{mA}$	1.8	2.1	2.4	V
V_{F_HL} 输入电压阈值（高到低）	$V < 5\text{V}$, $C_g = 1\text{nF}$	0.9			V
$\Delta V_F / \Delta T$ 正向输入电压温度系数	$I_F = 10\text{mA}$		1.5	1.8	mV/ $^{\circ}\text{C}$
V_R 输入反向击穿电压	$I_R = 10\mu\text{A}$	7			V
C_{IN} 输入电容	$F = 0.5\text{MHz}$		15		pF
输出					
I_{OH} 高电平峰值输出电流, 图 8-2	$I_F = 10\text{mA}$, $V_{CC} = 15\text{V}$, $C_{LOAD} = 0.18\mu\text{F}$, $C_{VDD} = 10\mu\text{F}$, 脉冲宽度 $< 10\mu\text{s}$	3	4.7		A
I_{OL} 低电平峰值输出电流, 图 8-2	$V_F = 0\text{V}$, $V_{CC} = 15\text{V}$, $C_{LOAD} = 0.18\mu\text{F}$, $C_{VDD} = 10\mu\text{F}$, 脉冲宽度 $< 10\mu\text{s}$	3.5	6		A
V_{OH} 高电平输出电压	$I_F = 10\text{mA}$, $I_O = -20\text{mA}$ （相对于 V_{CC} ）		15	40	mV
	$I_F = 10\text{mA}$, $I_O = 0\text{mA}$		V_{CC}		V
V_{OL} 低电平输出电压	$V_F = 0\text{V}$, $I_O = 20\text{mA}$		12	25	mV
I_{CC_H} 输出电源电流（二极管导通）	$I_F = 10\text{mA}$, $I_O = 0\text{mA}$		1.45	2.2	mA
I_{CC_L} 输出电源电流（二极管关断）	$V_F = 0\text{V}$, $I_O = 0\text{mA}$		1.4	2.1	mA
欠压锁定（12V 版本器件）					
$UVLO_R$ 输出欠压锁定（VCC 上升）	$I_F = 10\text{mA}$	11.0	12.0	13.0	V
$UVLO_F$ 输出欠压锁定（VCC 下降）	$I_F = 10\text{mA}$	10.0	11.0	12.0	V
$UVLO_{HYS}$ UVLO 迟滞			1.0		V
欠压锁定（8V 版本器件）					
$UVLO_R$ 输出欠压锁定（VCC 上升）	$I_F = 10\text{mA}$	7.3	8.1	8.9	V
$UVLO_F$ 输出欠压锁定（VCC 下降）	$I_F = 10\text{mA}$	6.7	7.4	8.2	V
$UVLO_{HYS}$ UVLO 迟滞			0.7		V

6.10. 开关特性

除非有额外说明，本表格典型值都是在 $T_A = 25^{\circ}\text{C}$ ， $V_{CC} = 15\text{V}$ ， $V_{EE} = \text{GND}$ 条件下的结果。所有最小值和最大值都是在建议工作条件（ $T_J = -40$ 至 150°C ， $I_{F(\text{on})} = 7\text{mA}$ 至 16mA ， $V_{EE} = \text{GND}$ ， $V_{CC} = 15\text{V}$ 至 30V ， $V_{F(\text{off})} = -5\text{V}$ 至 0.8V ）下的结果。

参数	测试条件	最小值	典型值	最大值	单位
t_r 输出信号上升时间, 图 8-1	$C_g = 1\text{nF}$ $F_{SW} = 20\text{kHz}$ (50% 占空比) $V_{CC} = 15\text{V}$		10	28	ns
t_f 输出信号下降时间, 图 8-1			9	25	ns
t_{PDLH} 传输延迟, 低到高, 图 8-1		40	80	115	ns
t_{PDHL} 传输延迟, 高到低, 图 8-1		40	70	115	ns
t_{PWD} 脉冲宽度失真 $ t_{PDHL} - t_{PDLH} $, 图 8-1			10	35	ns
$t_{sk(pp)}$ 器件之间传输延迟偏移	$C_g = 1\text{nF}$, $V_{CC} = 15\text{V}$, $I_F = 10\text{mA}$, $F_{SW} = 20\text{kHz}$ (50% 占空比)			25	ns
t_{UVLO_rec} UVLO 恢复时间, 图 9-3	V_{CC} 从 0V 上升到 15V		18	30	μs
$CMTI_H$ 共模瞬态抗扰度（输出高电平）, 图 8-3	$I_F = 10\text{mA}$, $V_{CM} = 1500\text{V}$, $V_{CC} = 30\text{V}$, $T_A = 25^{\circ}\text{C}$	150			kV/ μs
$CMTI_L$ 共模瞬态抗扰度（输出低电平）, 图 8-3	$V_F = 0\text{V}$, $V_{CM} = 1500\text{V}$, $V_{CC} = 30\text{V}$, $T_A = 25^{\circ}\text{C}$	150			kV/ μs

7. 典型参数特性

除非有额外说明, $V_{CC} - V_{EE} = 15V$, V_{CC} 到 V_{EE} 接 $1\mu F$ 电容, $C_{LOAD} = 1nF$ 用于时序参数测试, $C_{LOAD} = 180nF$ 用于 I_{OH} 和 I_{OL} 参数测试, 所有参数都是在建议工作条件 ($T_A = -40$ 至 $125^\circ C$) 下的结果。

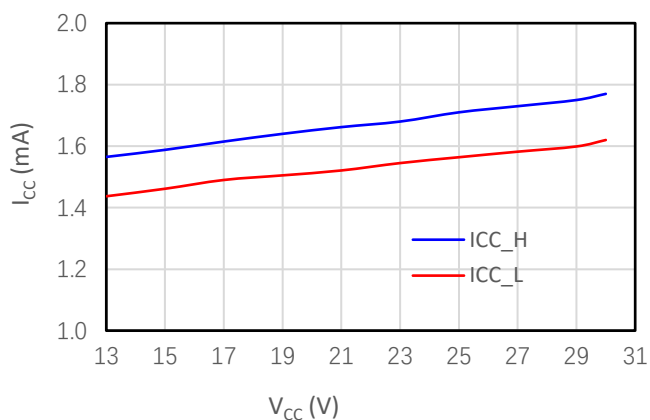


图 7-1 V_{CC} 供电电流 vs. V_{CC} 供电电压 @ $25^\circ C$

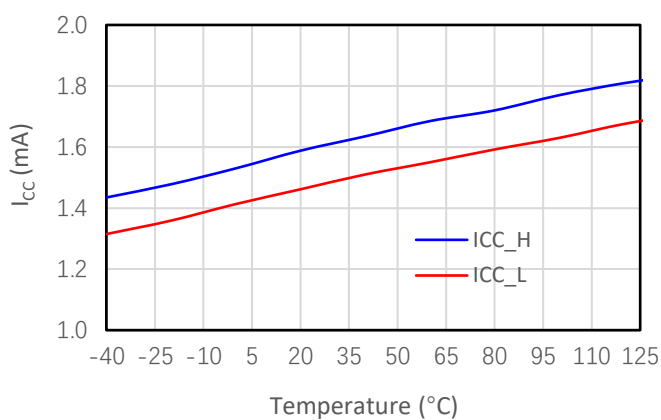


图 7-2 V_{CC} 供电电流 vs. 温度

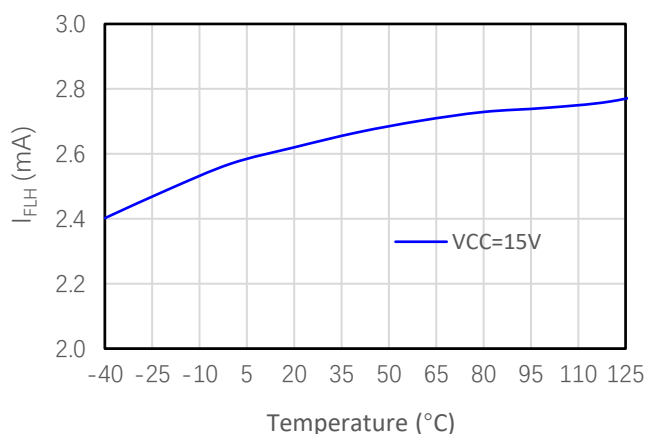


图 7-3 正向阈值电流 vs. 温度

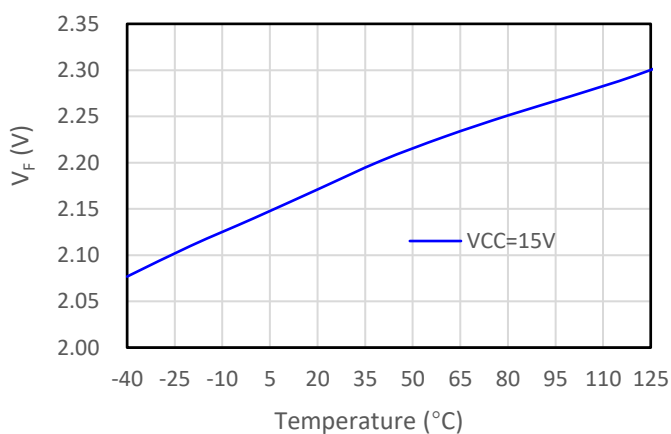


图 7-4 输入正向压降 vs. 温度 ($I_F = 10mA$)

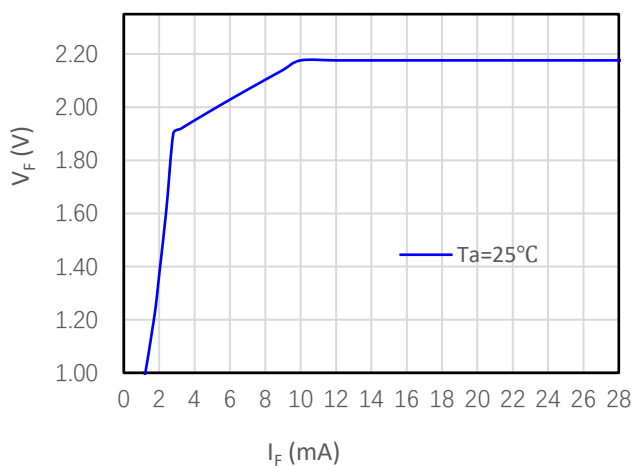


图 7-5 输入正向电压 vs. 输入正向电流

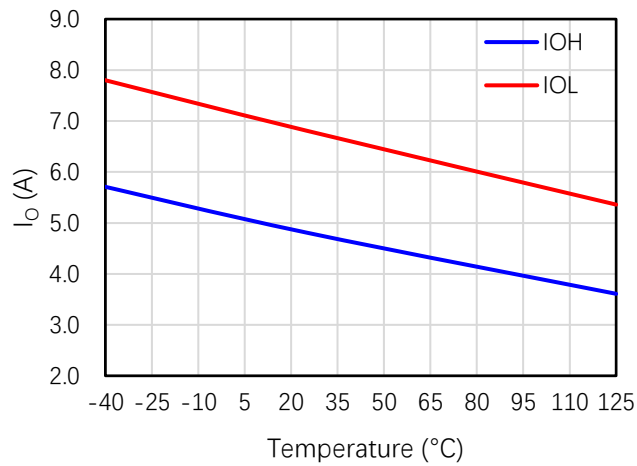


图 7-6 输出峰值电流 vs. 温度

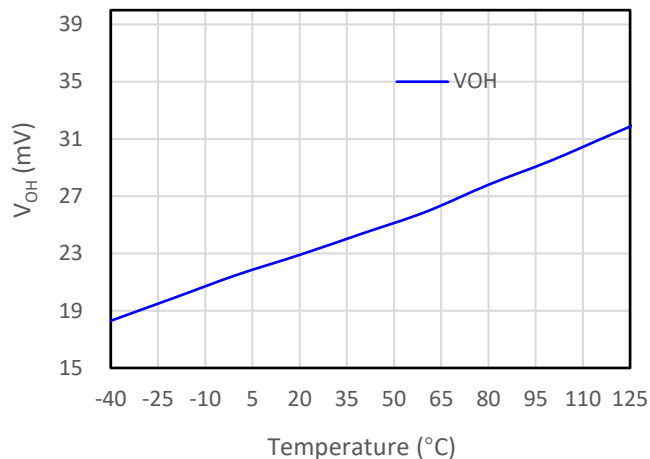


图 7-7 V_{OH} vs. 温度 (20mA Load)

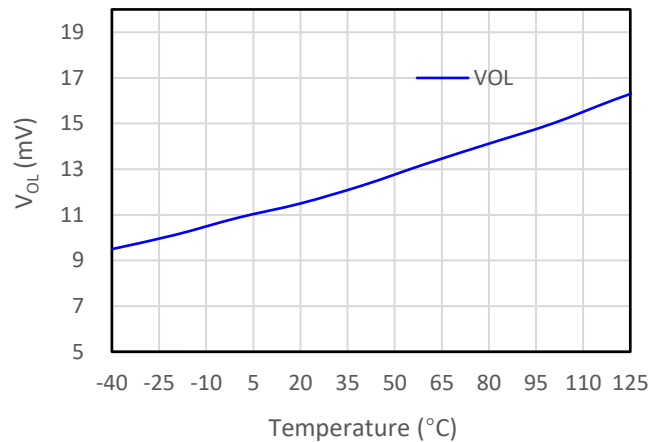


图 7-8 V_{OL} vs. 温度 (20mA Load)

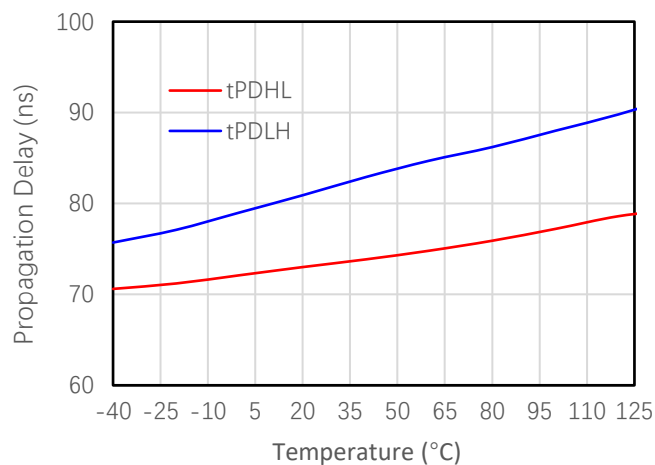


图 7-9 传输延时 vs.温度

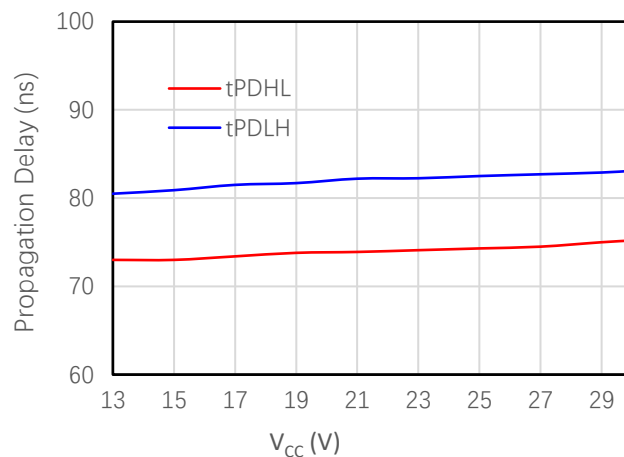


图 7-10 传输延时 vs.供电电压

8. 参数测量信息

8.1. 传输延迟、上升时间和下降时间

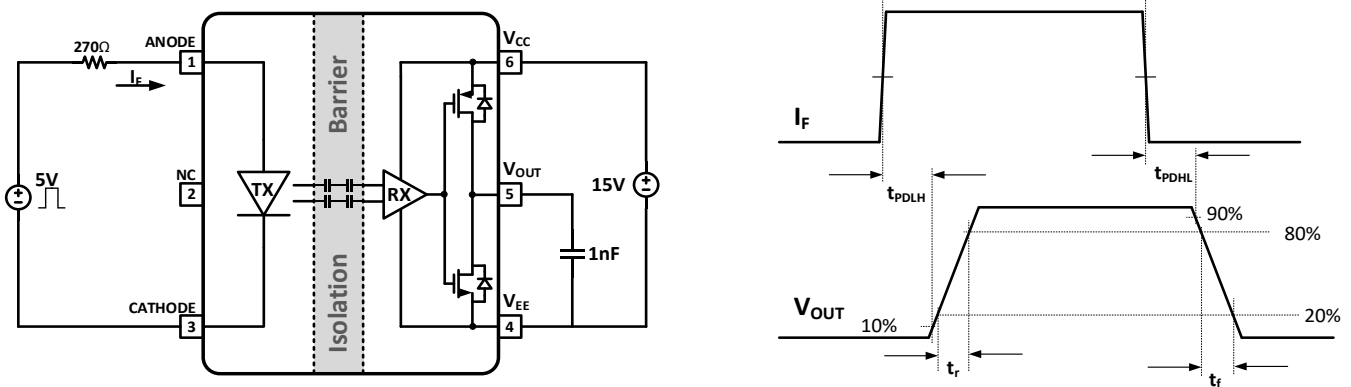


图 8-1 I_F 到 V_{OUT} 的传输延迟、V_{OUT} 的上升时间和下降时间

8.2. I_{OH} 和 I_{OL} 测试

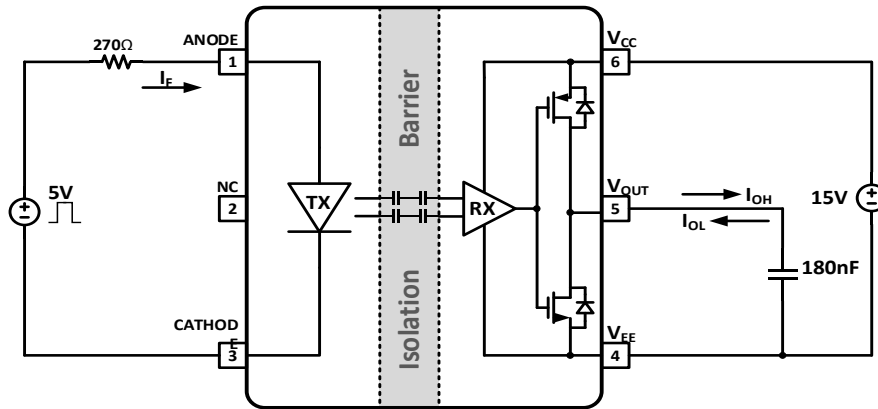


图 8-2 I_{OH} 和 I_{OL} 测试电路

8.3. CMTI 测试

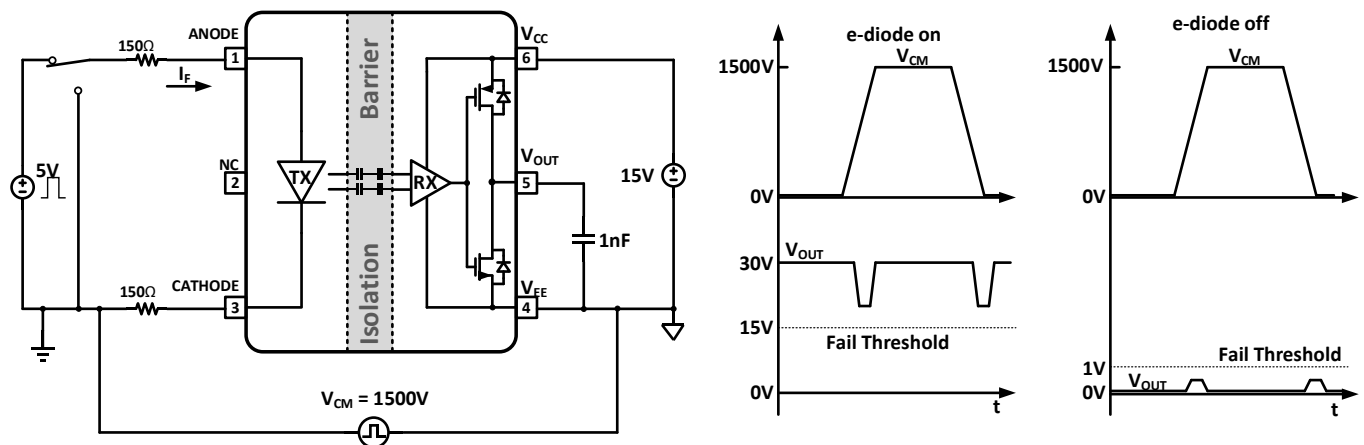


图 8-3 CMTI 测试电路

9. 功能描述

9.1. 简述

CA-IS3211C 是单通道隔离式栅极驱动器，具有光耦兼容的输入级，可以驱动 MOSFETs、IGBT 和 SiC 器件。该器件具有 4.7A 拉和 6A 灌的输出峰值电流能力，最大输出驱动器电源电压为 30V。输入和输出采用全差分双串联高压 SiO₂ 电容隔离技术。CA-IS3211C 采用工业标准的 SOIC6-WB、TSOIC6-WB、SOIC8-WB 和 DUB8 封装，该器件与传统的光隔离式栅极驱动器完全兼容，其中 TSOIC6-WB 相比 SOIC6-WB 封装体厚度更小，适用对器件高度有限制的应用场合。

9.2. 功能框图

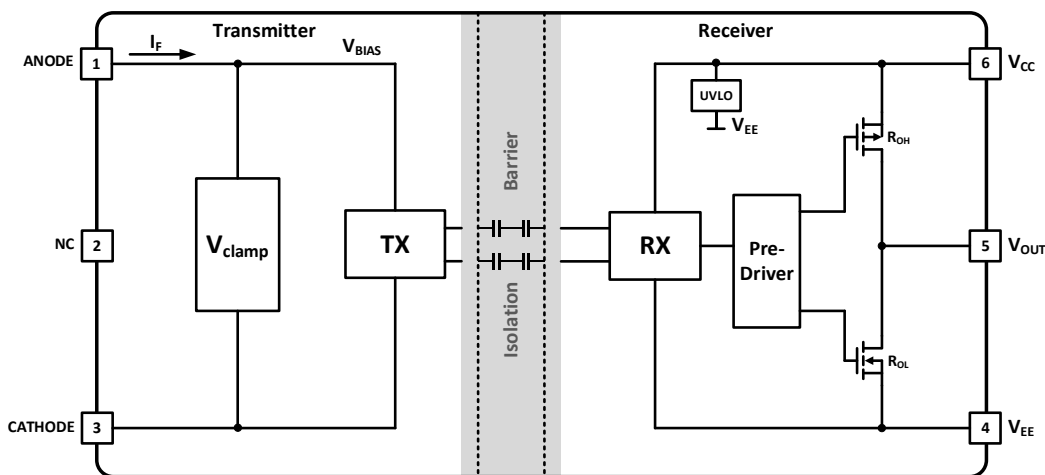


图 9-1 内部功能框图 (SOIC6-WB 封装)

9.3. 电源供电

输出电源 V_{CC} 支持 10V 到 30V 或 14V 到 30V 的电压范围可选。对于单极性电源应用，V_{CC} 连接至电源的正极，V_{EE} 连接至驱动侧电源的 GND。对于双极性电源应用，V_{CC} 连接至正电源，V_{EE} 连接至负电源。IGBT 应用中 V_{CC} 和 V_{EE} 相对于驱动侧电源的 GND 的典型值分别为 15V 和 -8V，SiC MOSFET 应用中分别为 18V 和 -5V。功率器件通常需要在栅极施加一个相对于发射极或源极的负压来关断，从而防止了由米勒效应注入的电流引起的误开通现象。

9.4. 输入级

CA-IS3211C 的输入级可以简单等效为模拟二极管，当输入二极管施加正压时，二极管正偏，正向电流 I_F 会流入模拟二极管。模拟二极管的正向压降为 2.1V（典型值）。应用时需要使用外部电阻来限制正向电流。推荐的正向电流范围为 7mA 到 16mA。当 I_F 超出阈值电流 I_{FLH}（典型值 2.8mA）时，一个高频信号将通过高压 SiO₂ 电容传输过隔离层。接收器检测并解调该高频信号，驱动 V_{OUT} 被输出高电平。如果正极电压降低到 V_{F_HL} 以下或反偏，则栅极驱动输出低电平。

CA-IS3211C 还支持互锁架构工作（参阅图 10-3），系统设计者可以使用合适的输入电阻来灵活的选取 3.3V、5.0V 电源来驱动器件的输入级。

9.5. 输出级

CA-IS3211C 系列的输出级采用了特殊的推挽结构（如图 9-2），使得驱动功率管时能够输出更大的峰值电流。输出极上拉网络采用了单个 P 沟道 MOSFET 的结构，CA-IS3211C 的下拉网络采用了一个 N 沟道 MOSFET。由于 MOS 输出级可以提供很小的压降，因此输出电压可以实现 V_{CC} 和 V_{EE} 之间的轨到轨工作。

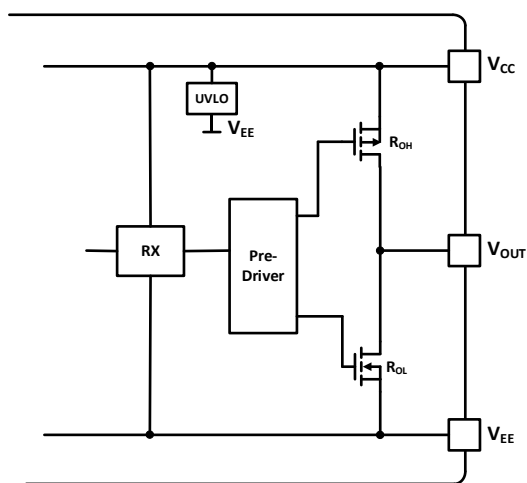


图 9-2 输出级结构

9.6. 欠压锁定（UVLO）

器件的 UVLO 功能用于防止 IGBT 和 MOSFET 出现欠压驱动的情况。在器件启动时 V_{CC} 电压低于 $UVLO_R$ ，或启动后低于 $UVLO_F$ ，无论正向输入电流 I_F 大小多少， V_{OUT} 输出均保持为低电平。 V_{CC} 的 UVLO 保护还具有迟滞功能（ $UVLO_{HYS}$ ）。迟滞功能为了防止电源电压抖动或噪声引起的误输出现象。

V_{CC} 降至 $UVLO_F$ 以下后，当电源电压重新升高至 $UVLO_R$ ， V_{OUT} 输出需要经过 t_{UVLO_rec} 的延迟后才会被设置为高电平，如图 9-3 所示。

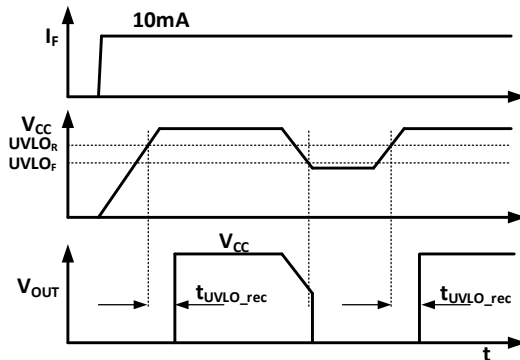


图 9-3 UVLO 功能

9.7. 有源下拉

有源下拉功能可以在电源 V_{CC} 断开后将 IGBT 或 MOSFET 的栅极拉到低电平状态。当驱动的输出级处于无偏置状态时（ V_{CC} 悬空），输出将被有源钳位电路限制在低电平。在该情况下，上拉 PMOS 被关断，下拉 NMOS 的栅极通过一个 $500k\Omega$ 的电阻连接到驱动的输出，因此下拉 NMOS 可以将输出电压 V_{OUT} 有效地钳位在 $2V$ 以下。

9.8. 短路钳位

短路钳位功能通过在器件内部专用引脚和 V_{CC} 引脚中间添加一个二极管来实现，在短路情况下将输出引脚 V_{OUT} 拉到略高于 V_{CC} ，从而用来钳位驱动器的输出电压。短路保护功能用来防止 IGBT 和 MOSFET 的栅极出现过压击穿或性能降低。内部二极管可以承受 $10\mu s$ 的 $500mA$ 脉冲电流和 $20mA$ 的持续电流，也可根据实际需求使用外部肖特基二极管来提高电流传导能力。

9.9. 真值表

表 9-1 列出了 CA-IS3211C 的功能模式。

表 9-1 CA-IS3211C 的真值表 ¹

输入侧	V _{CC}	V _{OUT}
关断 (I _F < I _{FLH})	UVLO _R ~ 30V	低
导通 (I _F > I _{FLH})	UVLO _R ~ 30V	高
X	0V ~ UVLO _R , UVLO _F ~ 0V	低

备注：1. “X” 表示不相关。

10. 应用指南

10.1. 典型应用

图 10-1 和图 10-2 展示了驱动 IGBT 的典型应用。为了实现更好的驱动性能，旁路电容的选择非常重要。推荐设计者使用 $0.1\mu\text{F}/50\text{V}$ 陶瓷电容以减小高频噪声， $10\mu\text{F}/50\text{V}$ 陶瓷电容以提供更高的峰值电流能力。并且滤波电容需要尽可能靠近器件 V_{CC} 和 V_{EE} 引脚。

CA-IS3211C 器件正常工作时，建议正向模拟二极管输入电流 7mA 至 16mA ，MCU 无法直接驱动，需要增加额外的电路或器件。推荐使用以下两种连接方式，如图 10-1 所示，使用 NMOS 和外部电阻串联，MCU 驱动 NMOS 开关即可。如图 10-2 所示，使用缓冲器与器件连接，增强 MCU 的驱动能力。

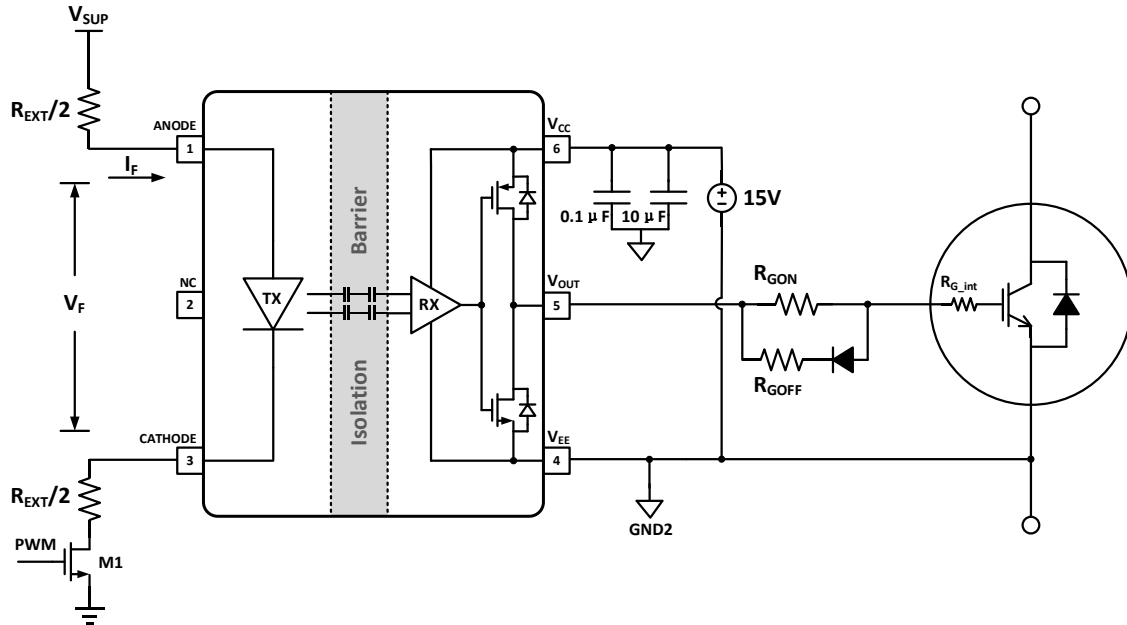


图 10-1 输入级使用 NMOS+电阻的典型应用

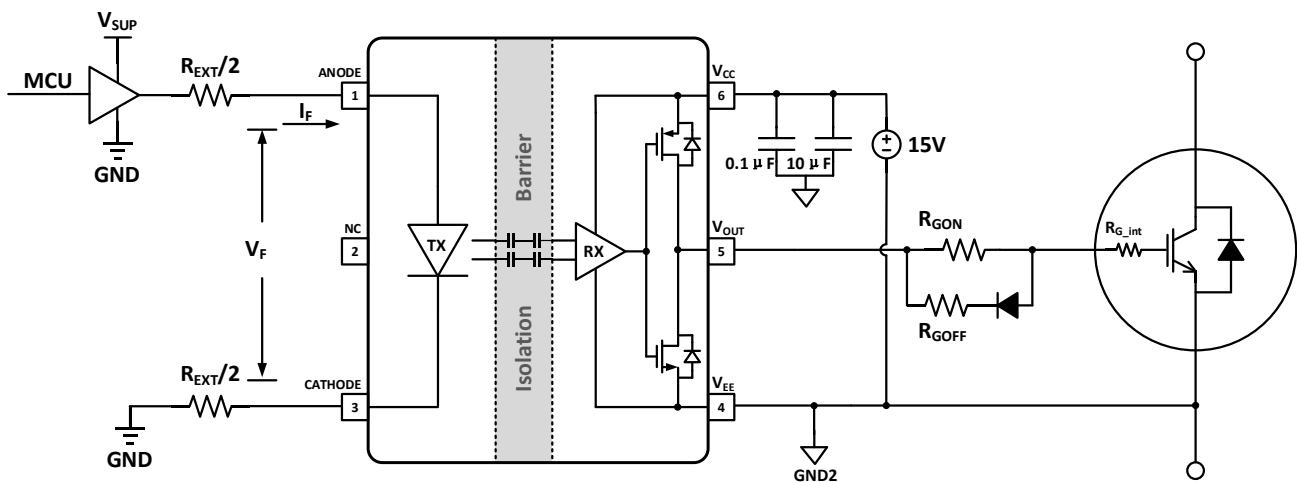


图 10-2 输入级使用缓冲器+电阻的典型应用

10.2. 互锁配置

典型系统应用中，栅极驱动器常用于驱动一组功率管，如图 10-3 所示，采用两路栅极驱动器分别驱动高边和低边的 IGBT。系统正常工作时，MCU 产生一对互补的 PWM 脉冲控制信号，用于控制高边和低边的功率管。系统出现故障时，MCU 失效或软件错误可能导致 MCU 输出信号同时为高电平，导致高边和低边功率管同时导通，损坏器件。为了避免这种现象，可采用图 10-3 所示的互锁配置，高边驱动器二极管阳极连接低边驱动器二极管的阴极，高边驱动器二极管阴极连接低边驱动器二极管的阳极。如果 MCU 的控制信号同时错误保持高电平（或低电平）时，两个模拟二极管的互锁配置同时进入截止状态，从而防止高、低边的功率管同时导通。

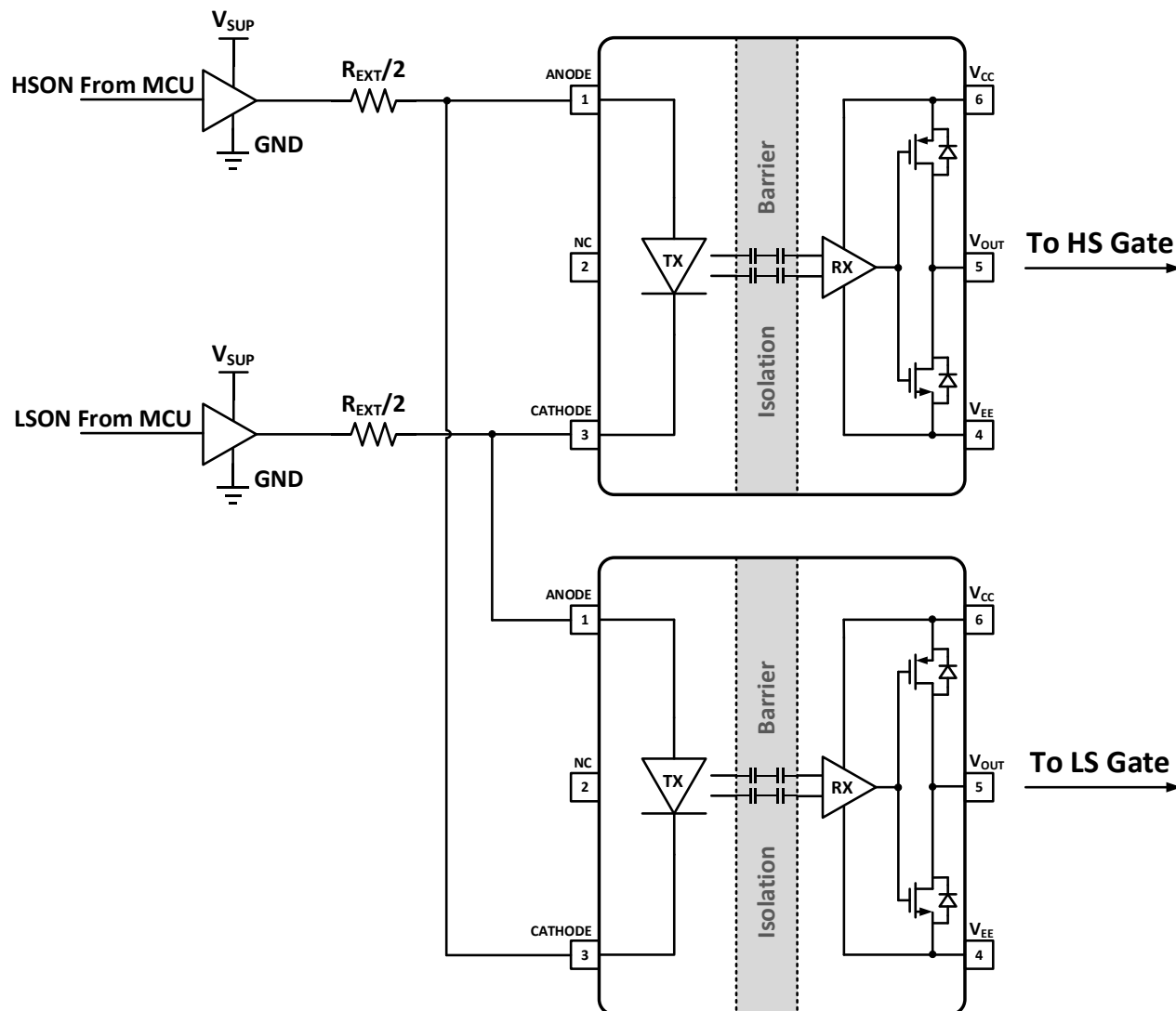


图 10-3 互锁配置

10.3. 输入电阻设计

输入电阻可以限制模拟二极管的正向流入电流，器件正向阈值电流 I_{FLH} 为 2.8mA（典型值），建议的正向电流工作范围 7mA 至 16mA。以图 10-2 典型应用为例，外部输入电阻计算公式如下：

$$R_{EXT} = \frac{V_{SUP} - V_F}{I_F} - R_{OH_buf}$$

式中，

- 正向输入电流 I_F 典型值 10mA（最小值 7mA，最大值 16mA）；
- 电源电压 V_{SUP} 为 5V（最小值 4.75V，最大值 5.25V）；
- 模拟二极管正向压降 V_F 典型值 2.1V（最小值 1.8V，最大值 2.4V）；
- 缓冲器输出阻抗 R_{OH_buf} 为 18Ω（最小值 13Ω，最大值 22Ω）。

通过以上参数可计算出，外部电阻 R_{EXT} 范围最小值 204Ω，典型值 272Ω，最大值 310Ω。

10.4. 输出驱动电阻设计

外部栅极驱动电阻对功率管设计尤为关键，当功率管开关时，寄生电感、寄生电容、高 dv/dt 和 di/dt 以及二极管反向恢复时间都可能导致功率管的不良行为或 EMI 问题。栅极驱动电阻主要对以下三个方面产生影响：驱动电流、开关损耗、上升和下降时间。因此，设计者在实际选取驱动电阻时，需要平衡方案的综合性能参数。

I_{OH} 峰值电流估算公式：

$$I_{OH} = \min \left[4.7A, \frac{V_{CC} - V_{EE}}{(R_{OH} + R_{GON} + R_{GFET_int})} \right]$$

式中，

- R_{GON} 是外部栅极导通电阻；
- R_{GFET_int} 是功率管内部栅极电阻（需查找功率管数据表）；
- R_{OH} 约 1.2Ω。

I_{OL} 峰值电流估算公式：

$$I_{OL} = \min \left[6A, \frac{V_{CC} - V_{EE}}{(R_{OL} + R_{GOFF} + R_{GFET_int})} \right]$$

其中，

- R_{GOFF} 是外部栅极关断电阻；
- R_{GFET_int} 是功率管内部栅极电阻（需查找功率管数据表）；
- R_{OL} 约 0.6Ω。

10.5. PCB 布局指南

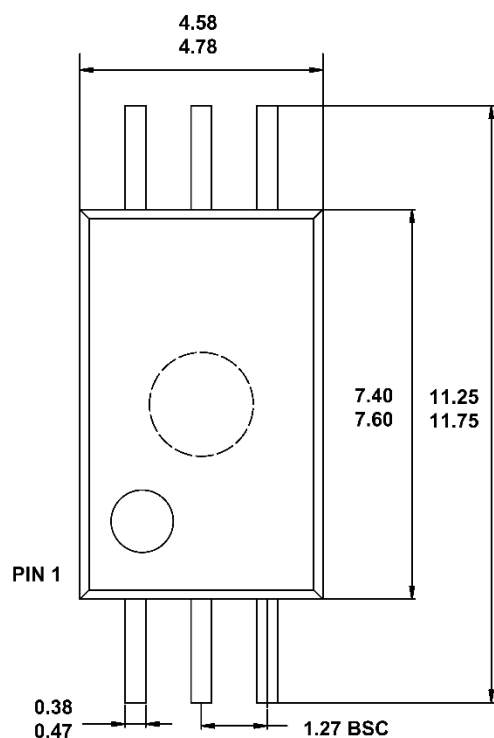
为了达到 CA-IS3211C 的最优性能，PCB 布局时需要遵循以下原则：

- 为了保证电源为稳定性和低噪声， V_{CC} 到 V_{EE} 的旁路电容需要尽可能近的靠近器件 V_{CC} 和 V_{EE} 引脚，并推荐使用低 ESR 和低 ESL 的 MLCC 电容。
- 当器件驱动功率管时， V_{OUT} 存在非常高的 di/dt ， V_{OUT} 环路 PCB 走线寄生电感会导致 EMI 和电压振荡问题，故在设计 PCB 时，器件应尽可能靠近功率管位置， V_{OUT} 走线尽可能宽，环路走线尽可能短，以降低环路寄生电感。
- 为确保原边侧和副边侧之间的隔离性能，请避免在器件下方放在任何的 PCB 走线、覆铜、焊盘和过孔。也可以采用 PCB 开槽工艺，以防止影响隔离性能。
- 当负载较重或开关频率较高时，器件的损耗也会增加，可以通过适当 PCB 布局将热量传导到 PCB 板上，以达到减小器件的温度。建议适当地增加 V_{CC} 和 V_{EE} 引脚的 PCB 覆铜，优先最大程度地增加 V_{EE} 的连接。
- 如果系统有多层板设计，建议在 V_{CC} 和 V_{EE} 层放置大量过孔连接，以减小寄生参数。

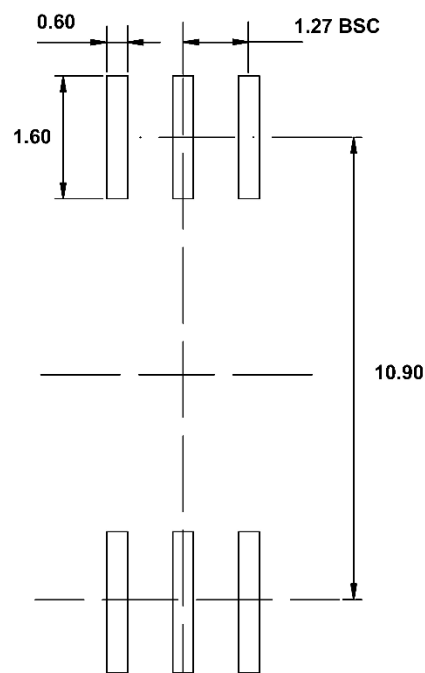
11. 封装信息

11.1. SOIC6-WB 外形尺寸

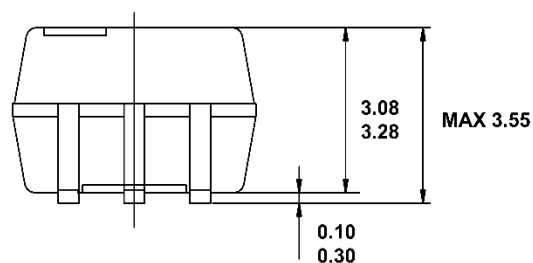
下图说明了采用 SOIC6-WB 封装的尺寸图和建议焊盘尺寸图，尺寸除角度外以毫米为单位。



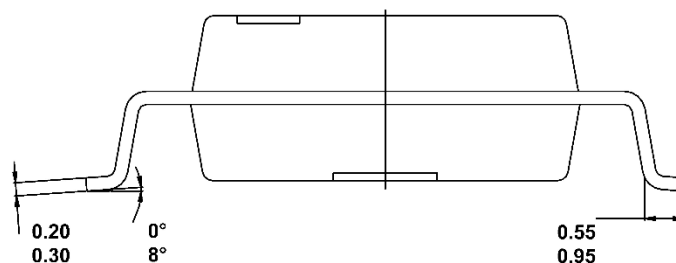
TOP VIEW



RECOMMENDED LAND PATTERN



FRONT VIEW

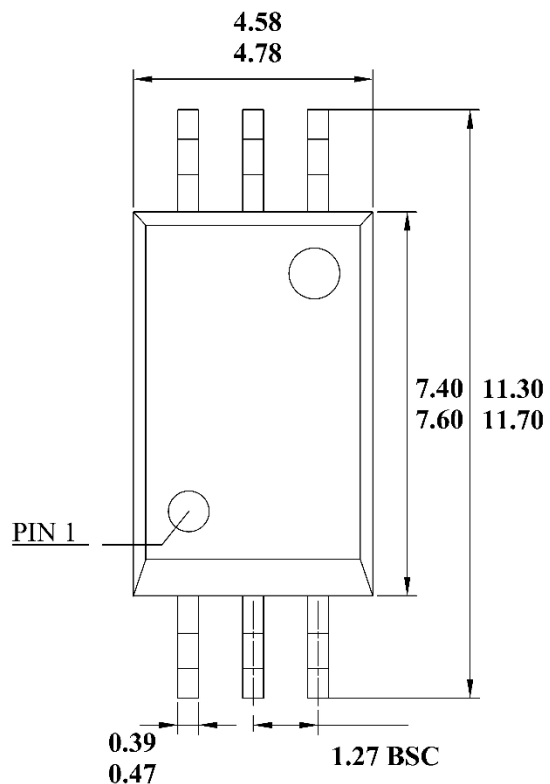


LEFT SIDE VIEW

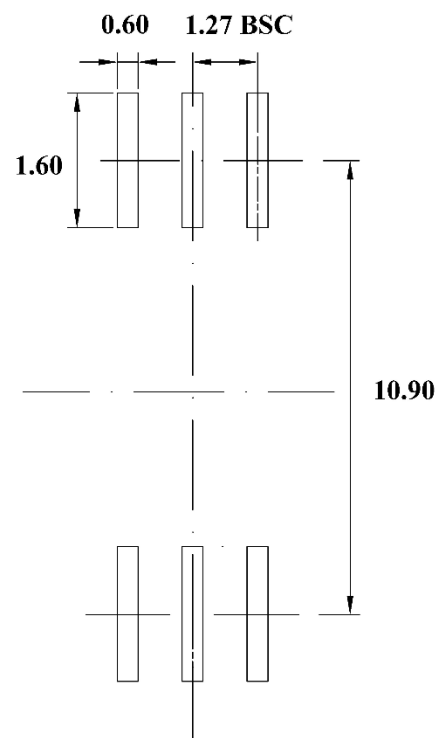
上海川土微电子股份有限公司

11.2. TSOIC6-WB 外形尺寸

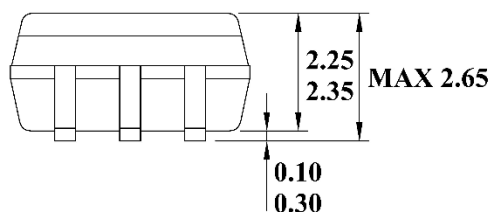
下图说明了采用 TSOIC6-WB 封装的尺寸图和建议焊盘尺寸图，尺寸除角度外以毫米为单位。



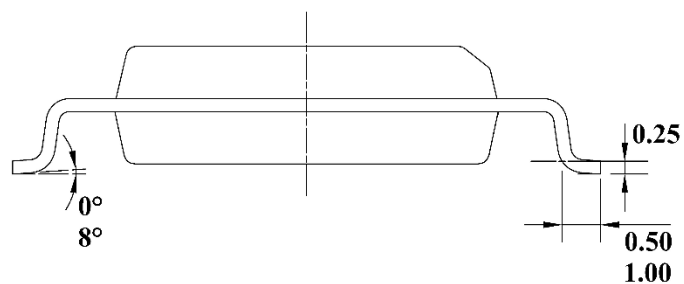
TOP VIEW



RECOMMENDED LAND PATTERN



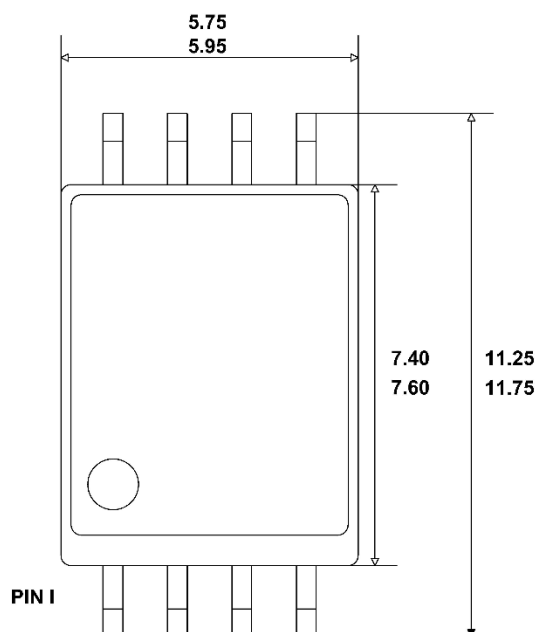
FRONT VIEW



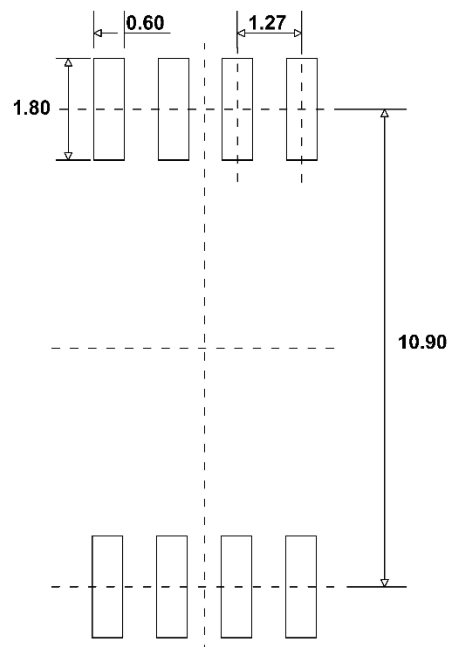
LEFT SIDE VIEW

11.3. SOIC8-WB 外形尺寸

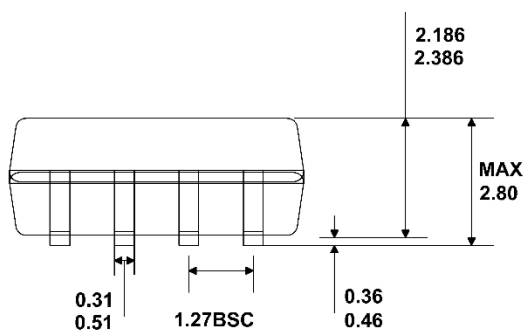
下图说明了采用 SOIC8-WB 封装的尺寸图和建议焊盘尺寸图，尺寸除角度外以毫米为单位。



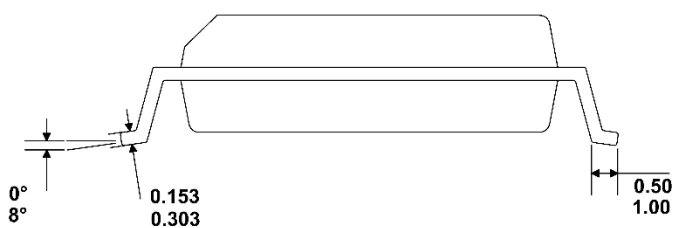
TOP VIEW



RECOMMENDED LAND PATTERN



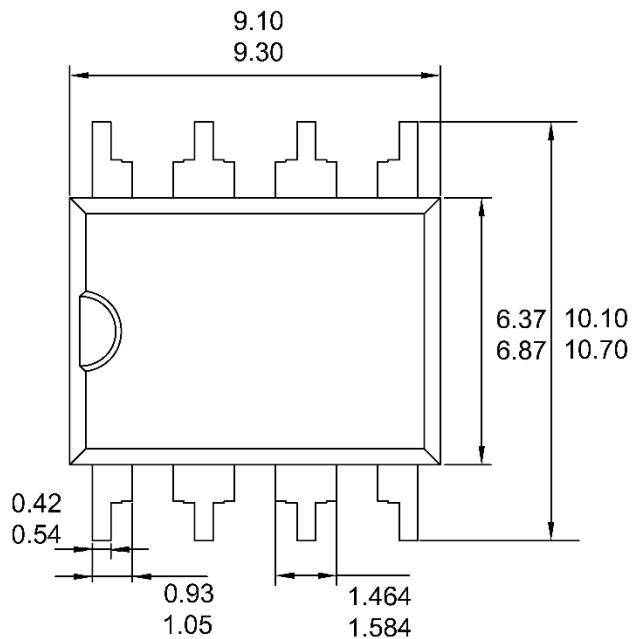
FRONT VIEW



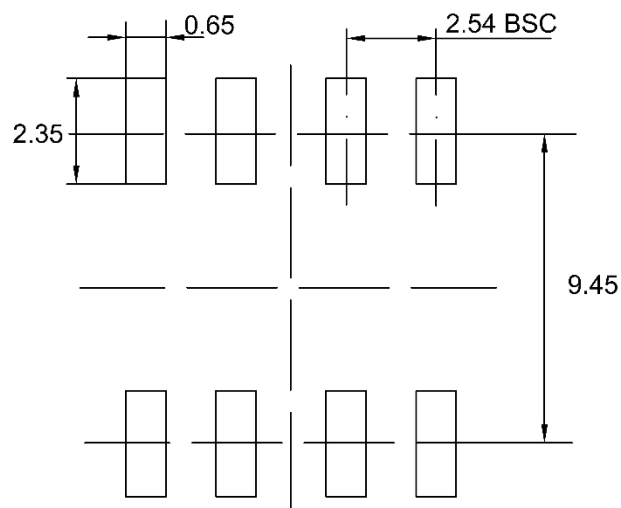
LEFT-SIDE VIEW

11.4. DUB8 外形尺寸

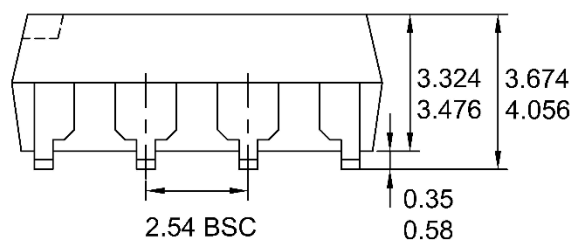
下图说明了采用 DUB8 封装的尺寸图和建议焊盘尺寸图，尺寸除角度外以毫米为单位。



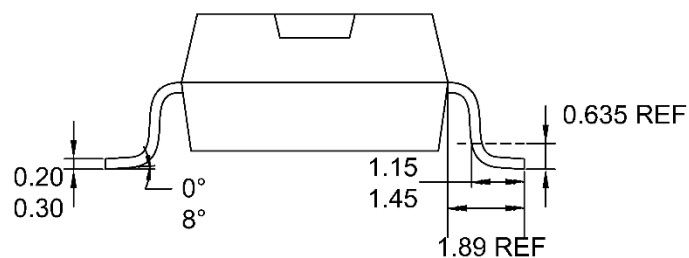
TOP VIEW



RECOMMENDED LAND PATTERN



FRONT VIEW



LEFT-SIDE VIEW

12. 焊接信息

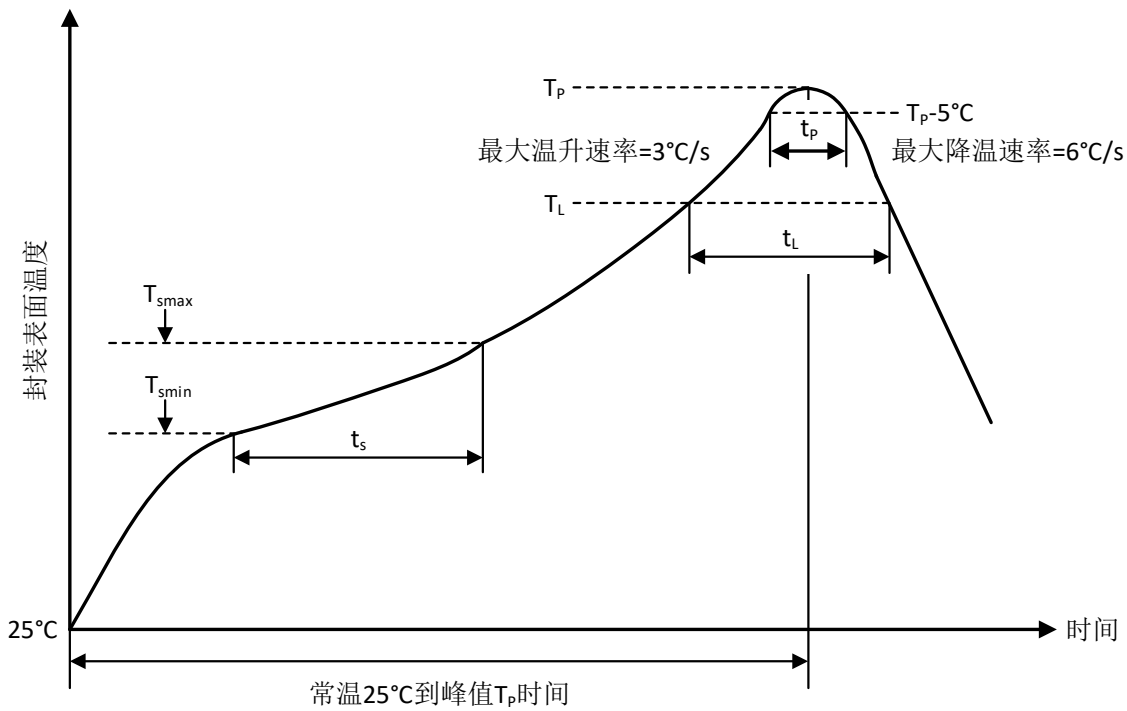
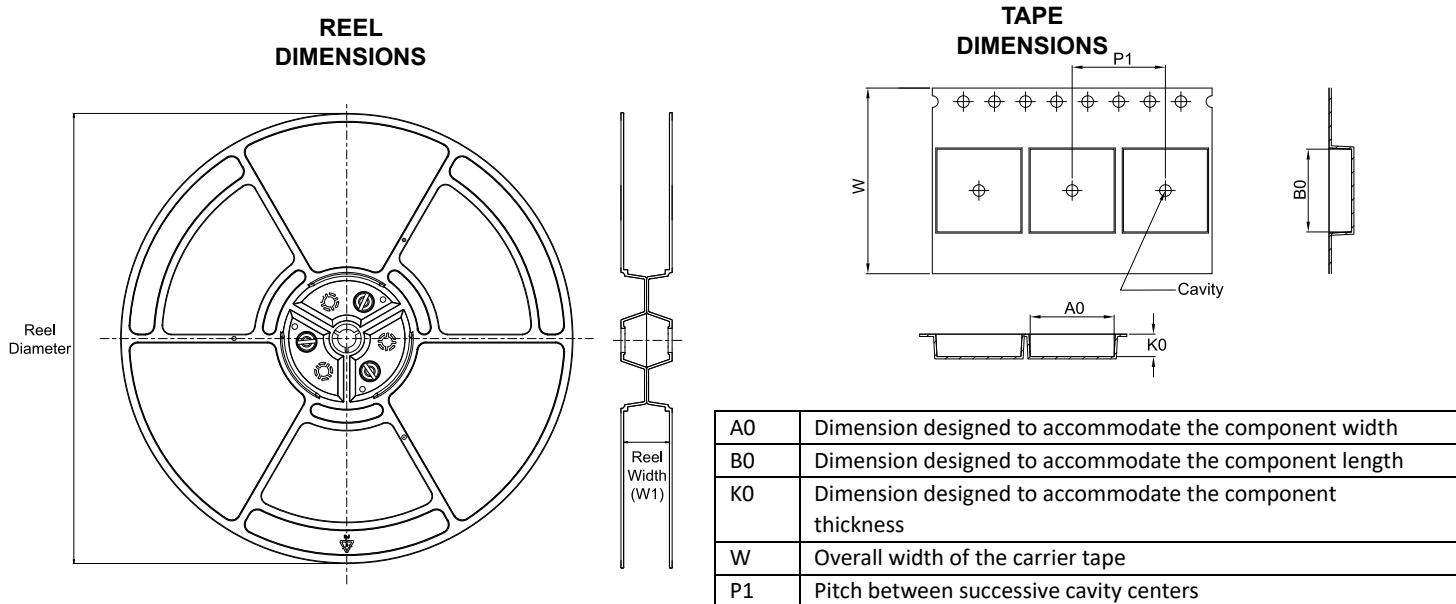


图 12-1 焊接温度曲线

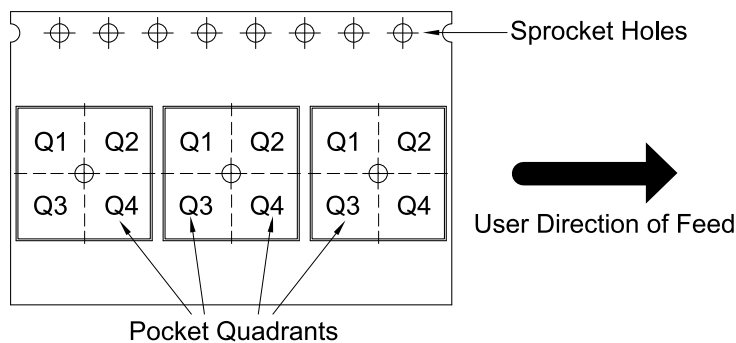
表 12-1 焊接温度参数

简要说明	无铅焊接
升温速率（ $T_L=217^{\circ}\text{C}$ 至峰值 T_P ）	最大 3°C/s
$T_{smin}=150^{\circ}\text{C}$ 到 $T_{smax}=200^{\circ}\text{C}$ 预热时间 t_s	60~120 秒
温度保持 217°C 以上时间 t_L	60~150 秒
峰值温度 T_P	260°C
小于峰值温度 5°C 以内时间 t_p	最长 30 秒
降温速率（峰值 T_P 至 $T_L=217^{\circ}\text{C}$ ）	最大 6°C/s
常温 25°C 到峰值温度 T_P 时间	最长 8 分钟

13. 编带信息



QUADRANT ASSIGNMENTS FOR PIN 1 ORIENTATION IN TAPE



*All dimensions are nominal

Device	Package Type	Package Drawing	Pins	SPQ	Reel Diameter (mm)	Reel Width W1 (mm)	A0 (mm)	B0 (mm)	K0 (mm)	P1 (mm)	W (mm)	Pin1 Quadrant
CA-IS3211CVBJ	SOIC	J	6	1000	330	16.40	11.95	4.98	3.95	16.00	16.00	Q1
CA-IS3211CVCJ	SOIC	J	6	1000	330	16.40	11.95	4.98	3.95	16.00	16.00	Q1
CA-IS3211CVBTJ	TSOIC	TJ	6	1000	330	16.40	11.95	4.98	TBD	16.00	16.00	Q1
CA-IS3211CVCTJ	TSOIC	TJ	6	1000	330	16.40	11.95	4.98	TBD	16.00	16.00	Q1
CA-IS3211CVBG	SOIC	G	8	1000	330	16.40	11.95	6.15	3.20	16.00	16.00	Q1
CA-IS3211CVCG	SOIC	G	8	1000	330	16.40	11.95	6.15	3.20	16.00	16.00	Q1
CA-IS3211CSBG	SOIC	G	8	1000	330	16.40	11.95	6.15	3.20	16.00	16.00	Q1
CA-IS3211CSCG	SOIC	G	8	1000	330	16.40	11.95	6.15	3.20	16.00	16.00	Q1
CA-IS3211CVBU	DUB	U	8	800	330	24.40	10.90	9.60	4.30	16.00	24.00	Q1
CA-IS3211CVCU	DUB	U	8	800	330	24.40	10.90	9.60	4.30	16.00	24.00	Q1

14. 修订历史

修订版本号	修订内容	修订日期	页码
Version 1.00	NA	2025/06/20	NA
Version 1.01	新增料号 CA-IS3211CVCTJ	2025/12/26	1, 2, 4, 8, 13, 21, 25
Version 1.02	将 I _{OH} 的最小值修改为 3A, I _{OL} 的最小值修改为 3.5A 新增料号 CA-IS3211CVBTJ	2026/05/13	9 1, 2, 4, 25
Version 1.03	将 I _{OH} 的典型值修改为 4.7A, I _{OL} 的典型值修改为 6A 更新图 7-6	2026/07/15	1, 9, 13, 18 10

15. 重要声明

上述资料仅供参考使用，用于协助 Chipanalog 客户进行设计与研发。Chipanalog 有权在不事先通知的情况下，保留因技术革新而改变上述资料的权利。

Chipanalog 产品全部经过出厂测试。针对具体的实际应用，客户需负责自行评估，并确定是否适用。Chipanalog 对客户使用所述资源的授权仅限于开发所涉及 Chipanalog 产品的相关应用。除此之外不得复制或展示所述资源，如因使用所述资源而产生任何索赔、赔偿、成本、损失及债务等，Chipanalog 对此概不负责。

商标信息

Chipanalog Inc.®、Chipanalog®为 Chipanalog 的注册商标。



<http://www.chipanalog.com>